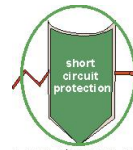


2W, 定电压输入, 隔离非稳压  
正负双路/单路输出

## 产品说明

- 可持续短路保护
- 工作温度范围:  $-40^{\circ}\text{C} \sim +105^{\circ}\text{C}$
- 空载损耗小于 100mW
- 效率高达 86%
- 功率密度更高
- 小型 SIP 封装
- 隔离电压 1500VDC
- 无需外加元件
- 波纹小于 50mV
- 负载调整率变化更小
- 国际标准引脚方式



可持续短路保护

## CE 专利保护 RoHS



A\_S-2WR3 & B\_S-2WR3 系列产品是专门针对板上电源系统中需要产生一组与输入电源隔离的电压的应用场合而设计的。该产品适用于:

1. 输入电源的电压比较稳定 (电压变化范围 $\pm 10\%V_{in}$ );
2. 输入输出之间要求隔离 (隔离电压 $\leq 1500\text{VDC}$ );
3. 对输出电压稳定度要求偏高;
4. 典型应用: 纯数字电路场合, 一般低频模拟电路场合, 继电器驱动电路, 数据交换电路场合等。

选型表

认证	产品型号	输入电压 (VDC)	输出		效率 (%, Min. /Typ. ) @满载	最大容性 负载* ( $\mu\text{F}$ )
		标称值 (范围值)	输出电压 (VDC)	输出电流 (mA) (Max. /Min. )		
--	A0503S-2WR3	5 (4.5-5.5)	$\pm 3.3$	$\pm 303/\pm 30$	80/83	100
CE	A0505S-2WR3		$\pm 5$	$\pm 200/\pm 20$	79/83	
	A0509S-2WR3		$\pm 9$	$\pm 111/\pm 11$	83/87	
	A0512S-2WR3		$\pm 12$	$\pm 83/\pm 8$	83/87	
	A0515S-2WR3		$\pm 15$	$\pm 67/\pm 7$	81/85	
	A0524S-2WR3		$\pm 24$	$\pm 42/\pm 4$	83/87	
--	B0503S-2WR3	9 (8.1-9.9)	3.3	400/40	78/81	220
CE	B0505S-2WR3		5	400/40	83/87	
CE	B0509S-2WR3		9	222/22	78/81	
	B0512S-2WR3		12	167/17	83/87	
	B0515S-2WR3		15	133/13	83/87	
	B0524S-2WR3		24	83/8	83/87	
--	B0905S-2WR3	12 (10.8-13.2)	5	400/40	78/81	100
CE	B0912S-2WR3		12	167/17	79/83	
	A1205S-2WR3		$\pm 5$	$\pm 200/\pm 20$	79/83	
CE	A1209S-2WR3	$\pm 9$	$\pm 111/\pm 11$	83/87		
	A1212S-2WR3	$\pm 12$	$\pm 83/\pm 8$	83/87		
	A1215S-2WR3	$\pm 15$	$\pm 67/\pm 7$	83/87		

	A1224S-2WR3		±24	±42/±4	83/87	
--	B1203S-2WR3		3.3	400/40	78/81	
CE	B1205S-2WR3		5	400/40	81/85	220
	B1209S-2WR3		9	222/22	80/84	
	B1212S-2WR3		12	167/17	83/87	
	B1215S-2WR3		15	133/13	81/85	
	B1224S-2WR3		24	83/8	85/89	
--	A1505S-2WR3	15 (13.5-16.5)	±5	±200/±20	79/83	100
	A1515S-2WR3		±15	±67/±7	83/87	
--	B1505S-2WR3	24 (21.6-26.4)	5	400/40	79/83	220
	B1515S-2WR3		15	133/13	81/85	
--	A2403S-2WR3	24 (21.6-26.4)	±3.3	±303/±30	79/83	100
CE	A2405S-2WR3		±5	±200/±20	79/83	
CE	A2409S-2WR3		±9	±111/±11	85/89	
	A2412S-2WR3		±12	±83/±8	83/87	
	A2415S-2WR3		±15	±67/±7	83/87	
--	A2424S-2WR3		±24	±42/±4	83/87	220
--	B2403S-2WR3		3.3	400/40	78/81	
CE	B2405S-2WR3		5	400/40	79/83	
	B2409S-2WR3		9	222/22	85/89	
	B2412S-2WR3		12	167/17	83/87	
	B2415S-2WR3	15	133/13	85/89		
	B2424S-2WR3	24	83/8	85/89		

注：\*正负输出两路容性负载一样。

输入特性					
项目	工作条件	Min.	Typ.	Max.	单位
输入电流 (满载/空载)	5V 输入	--	470/20	--/30	mA
	9V 输入	--	248/15	--/20	
	12V 输入	--	200/10	--/15	
	15V 输入	--	147/8	--/12	
	24V 输入	--	94/5	--/10	
冲击电压 (1sec. max.)	5V 输入	-0.7	--	9	VDC
	9V 输入	-0.7	--	12	
	12V 输入	-0.7	--	18	
	15V 输入	-0.7	--	21	
	24V 输入	-0.7	--	30	
反射纹波电流		--	15	--	mA
输入滤波器类型		电容滤波			
热插拔		不支持			

通用特性					
项目	工作条件	Max.	Typ.	Max.	单位

绝缘电压	输入-输出, 测试时间 1 分钟, 漏电流小于 1mA	1500	--	--	VDC
绝缘电阻	输入-输出, 绝缘电压 500VDC	1000	--	--	MΩ
隔离电容	输入-输出, 100KHz/0.1V	--	20	--	pF
工作温度	温度 ≥85℃ 降额使用, (见图 2)	-40	--	105	℃
存储温度		-55	--	125	
工作时外壳温升	Ta=25℃ 输入标称, 输出满载	--	20	--	
引脚耐焊接温度	焊点距离外壳 1.5mm, 10 秒	--	--	300	
存储湿度	无凝结	--	--	95	%RH
开关频率	满载, 输入标称电压	--	200	--	KHz
平均无故障时间 (MTBF)	MIL-HDFK-217F@25℃	4000	--	--	K hours

### 物理特性

外壳材料	黑色阻燃耐热塑料 (UL94-V0)
封装尺寸	19.65*7.05*10.16mm
重量	2.4g (Typ.)
冷却方式	自然空冷

### EMC 特性

EMI	传导骚扰	CISPR22/EN55022 CLASS B (推荐电路见图 4)			
	辐射骚扰	CISPR22/EN55022 CLASS B (推荐电路见图 4)			
EMS	静电放电	A_S-2WR3	IEC/EN61000-4-2 Contact ±6KV perf. Criteria B		
		B_S-2WR3	IEC/EN61000-4-2 Contact ±8KV perf. Criteria B		

### 输出特性

项目	工作条件	Max.	Typ.	Max.	单位	
输出电压精度		见误差包络曲线图 (图 1)				
线性调节率	输入电压变化 ±1%	3.3VDC 输出	--	--	±1.5	--
		其他输出	--	--	±1.2	
负载调节率	10% 到 100% 负载	3.3VDC 输出	--	17	--	%
		5VDC 输出	--	11	--	
		9VDC 输出	--	8	--	
		12VDC 输出	--	7	--	
		15VDC 输出	--	6	--	
24VDC 输出	--	5	--			
纹波&噪声*	20MHz 带	--	50	80	mVp-p	
温度漂移系数	100% 负载	--	--	±0.03	%/℃	
短路保护**	A24xxS-2WR3 /B24xxS-2WR3	--	--	1	s	
	A0524S-2WR3/B0524S-2WR3	可持久短路, 自恢复				
其他						

注: \*纹波和噪声的测试方法采用平行线测试法, 具体操作方法参见《DC-DC 模块电源应用指南》;

\*\*对于 A24xxS-2WR3/B24xxS-2WR3 系列, A0524S-2WR3/B0524S-2WR3 型号的产品, 短路时间超过 1 秒时务必切断输入电源。

## 产品特性曲线

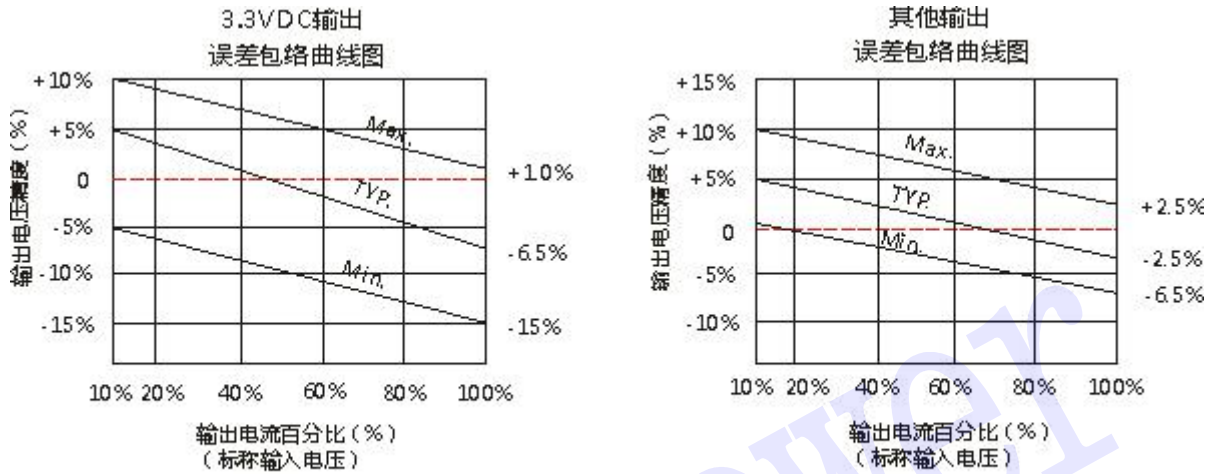


图1

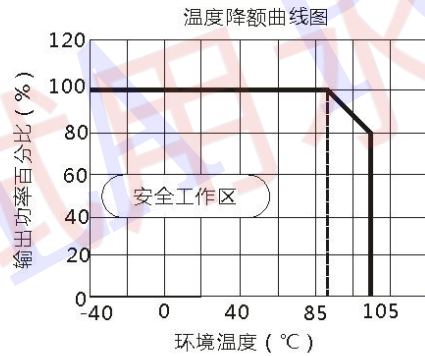
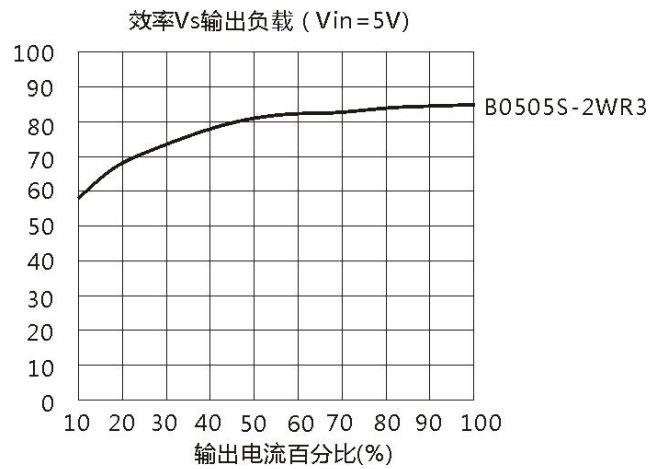
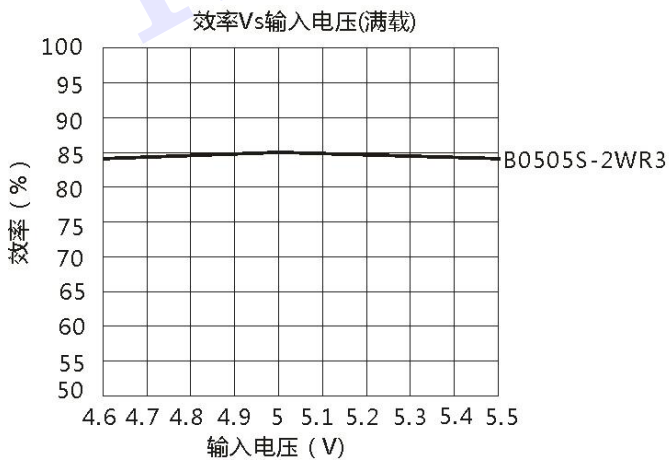
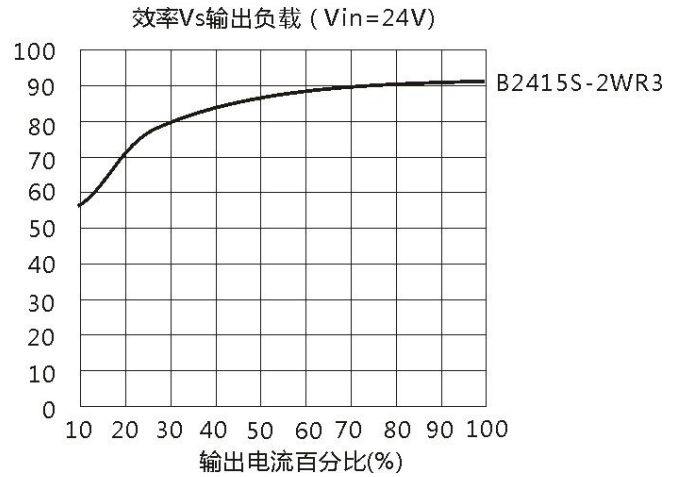
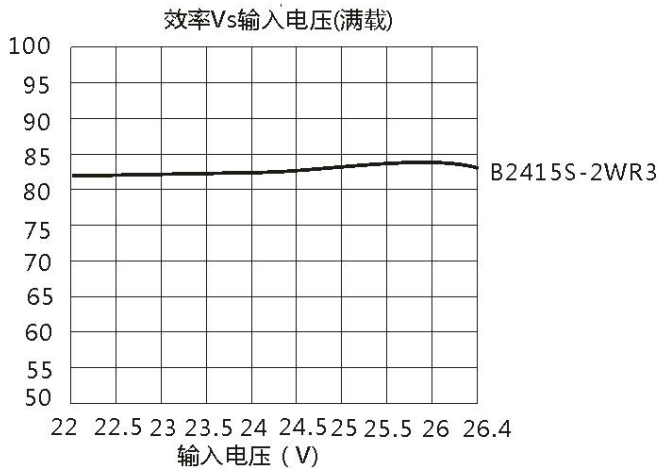


图2





## 设计参考

### 1. 典型应用

若要求进一步减少输入输出纹波,可在输入输出端连接一个电容滤波网络,应用电路如图3所示。

但应注意选用合适的滤波电容。若电容太大,很可能会造成启动问题。对于每一路输出,在确保安全可靠工作的条件下,推荐容性负载值详见表1。

推荐容性负载值表(表1)

Vin (VDC)	Cin (μF)	单路输出电压 (VDC)	Cout (μF)	双路输出电压 (VDC)	Cout (μF)
5	4.7	3.3/5	23	±3.3/±5	10
9/12	2.2	9/12	10	±9/±12	4.7
15	2.2	15/24	4.7	±15/±24	2.2
24	1	--	--	--	--

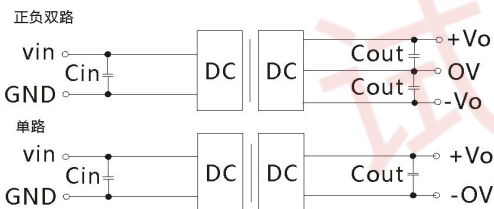


图3

### 2. EMC 典型推荐电路 (CLASS B)

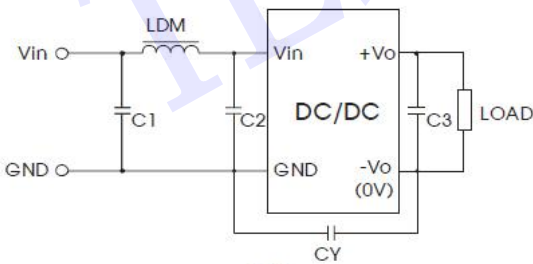


图4

输入电压 (VDC)		5/9/12/15	24
EMI	C1/C2	4.7 μF /50V	
	CY	--	1nF/2KV
	C3	参考图3中Cout参数	
	LDM	6.8 μH	

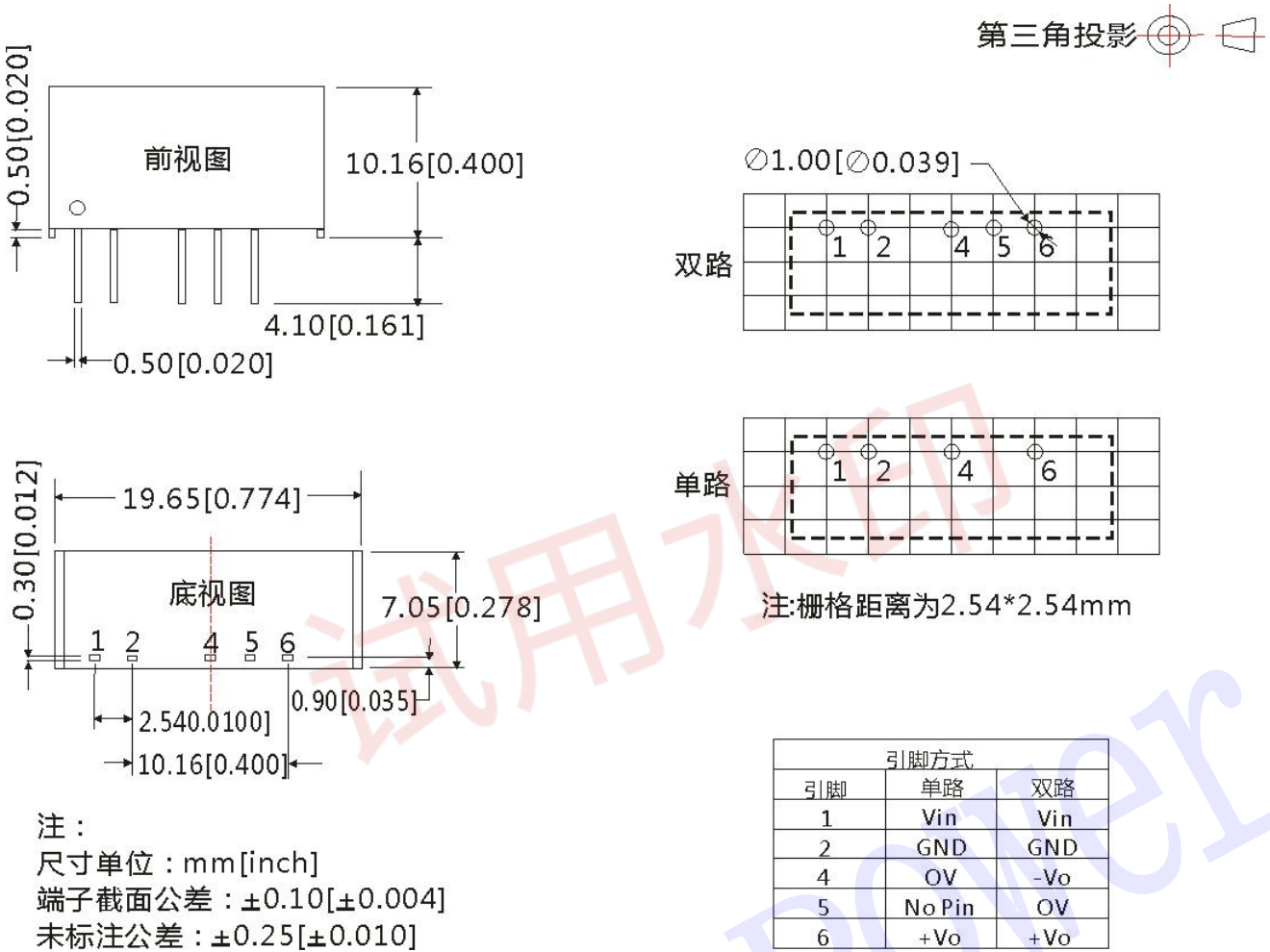
- 注: 1. 对于1515V/24V输入系列需要添加CY, CY取值推荐为1nF/2KV;  
2. 若图中元器件无附其参数说明,则此型号外围中不需要这个元器件。

### 3. 输出负载要求

为了确保该模块能够高效可靠的工作，使用时，其输出最小负载不能小于额定负载的 10%。若您所需功率确实较小，请在输出端并联一个电阻，建议阻值相当于 10%额定功率，需降额使用。

### 4. 更多信息，请参考 DC-DC 应用笔记或询问技术人员

## 外观尺寸、建议印刷版图



- 注：
1. 若产品工作于最小要求负载以下，则不能保证产品性能均符合本手册中所有性能指标；
  2. 最大容性负载均在输入电压范围、满负载条件下测试；
  3. 本文数据除特殊说明外，都是在 Ta=25℃，湿度<75%，输入标称电压和输出额定负载时测得；
  4. 本文所有指标测试方法均依据本公司企业标准；
  5. 以上均为本手册所列产品型号之性能指标，非标准型号产品的某些指标会超出上述要求，具体情况可直接与我司技术人员联系；
  6. 我司可提供产品定制；
  7. 产品规格变更恕不另行通知。