

است که برای بهینه سازی نیرو و هزینه، از **Xilinx** محصولی از کمپانی **ISE Design Suite** نرم افزار با ارائه ی تکنولوژی هوشمند **ISE** طریق بهره وری طراحی بیشتر، تولید شده است. در واقع ابزارهای طراحی ، برای اولین بار، مصرف نیرو را تا سی درصد کاهش داده اند. همچنین این مجموعه نرم افزاری **clock-gating** و یک **plug-and-play** ، پشتیبانی برای طراحی **timing-driven** جدید پیشرفت هایی را در رزرو طراحی جریان طراحی بصری با نسل چهارم قابلیت پیکر بندی که باعث کاهش هزینه های سیستم برای طیف گسترده ای از برنامه های با عملکرد بالا می شود را فراهم نموده است. در حقیقت این نرم افزار یک راه حل تثبیت شده صنعتی **Zynq™-7** از جمله سری **7** و دستگاه های سری قبل **7** و **Xilinx** برای همه ی دستگاه های قابل برنامه ریزی به **Spartan-6 FPGA families** و **Xilinx Virtex-6** ، می باشد. این مجموعه نرم افزاری از **7000** با آنالیز **clock-gating** اولین تکنولوژی هوشمند **ISE Design Suite** . صورت کامل حمایت می کند کامل و ریز که به طور خاص برای کاهش تعداد تغییر و جلوگیری از اتلاف نیرو و هزینه در طرح های دیجیتالی مجموعه ای از ابزارهای محیط های برنامه **Xilinx ISE Design Suite** . توسعه یافته است را معرفی می کند می باشد که با داشتن پلتفورم قابل برنامه نویسی سیستم سازنده هسته **IP** های تنظیماتی و **Wizard** نویسی،  
، کار طراحی را برای شما ساده می کند **Xilinx**

می توانید **ISE Design Suite** ها و **Xilinx FPGA** های بسیار پارامتری شده برای **IP** شما با دسترسی به امکان تمرکز سریع تر بر روی **FPGA** های بسیار بهینه شده به طراحان **IP** . خیلی سریع تر از گذشته طراحی کنید می توانید بسیار بیشتر بر روی عملکردهای پردازش سیگنال دیجیتال نرم افزار طراحی را می دهد. با استفاده از این فعال کردن استفاده از شتاب دهنده ها توسط پردازشگر می **ISE Design Suite** اتکا کنید. از مهم ترین فواید ، امکان اجرای پارتیشن بندی سیستم و مدیریت **FPGA** باشد. در واقع یکی از مهم ترین فواید سیستم طراحی خاص های قرار گرفته در یک نرم افزار می باشد. با استفاده از این نرم افزار می توانید با صرف هزینه کم **Trade Off** ، پلتفورم پردازشی خودتان را خلق کنید **FPGA** بوسیله تحیم عملکردهای خارجی در یک